

Analog Engineer's Circuit

交流耦合 (HPF) 同相放大器电路



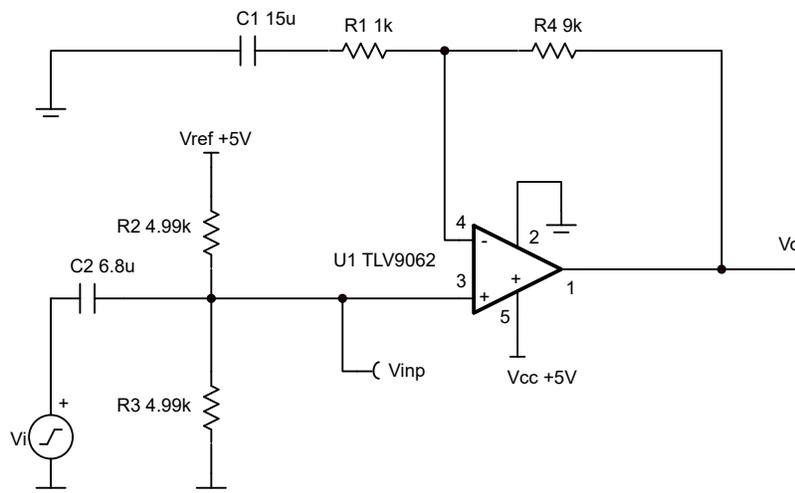
设计目标

输入		输出		电源		
V_{iMin}	V_{iMax}	V_{oMin}	V_{oMax}	V_{cc}	V_{ee}	V_{ref}
-240mV	240mV	0.1V	4.9V	5V	0V	5V

截止频率下限 (f_L)	截止频率上限 (f_H)	交流增益 (G_{ac})
16Hz	$\geq 1\text{MHz}$	10 V/V

设计说明

此电路可放大交流信号，并可对输出信号进行相移以使其集中于电源电压信号的二分之一处。注意，输入信号具有零直流偏移，因此它在地电位上下摆动。此电路的主要优点在于其支持摆动到地电位以下的信号 - 即使放大器没有负电源。



设计说明

1. V_{inp} 处的电压决定输入共模电压。
2. R_2 和 R_3 负载交流频率的输入信号。
3. 通过使用低反馈电阻实现低噪声。
4. 根据线性输出摆幅设置输出范围 (请参阅运算放大器的 A_{ol} 规格)。
5. 该电路具有两个真实的电极，它们决定高通滤波器的 -3dB 频率。将它们都设置为 $f_L/1.557$ ，从而在截止频率下限 (f_L) 上得到 -3dB 。

设计步骤

1. 选择 R_1 和 R_4 来设置交流电压增益。

$$R_1 = 1 \text{ k}\Omega \text{ (Standard Value)}$$

$$R_4 = R_1 \times (G_{ac} - 1) = 1 \text{ k}\Omega \times \left(10 \frac{V}{V} - 1\right) = 9 \text{ k}\Omega \text{ (Standard Value)}$$

2. 选择 R_2 和 R_3 来将直流输出电压 (V_{DC}) 设置为 2.5V 或电源电压的一半。

$$R_3 = 4.99 \text{ k}\Omega \text{ (Standard Value)}$$

$$R_2 = \frac{R_3 \times V_{ref}}{V_{DC}} - R_3 = \frac{4.99 \text{ k}\Omega \times 5V}{2.5V} - 4.99 \text{ k}\Omega = 4.99 \text{ k}\Omega$$

3. 基于 f_L 和 R_1 选择 C_1 。

$$f_L = 16 \text{ Hz}$$

$$C_1 = \frac{1}{2 \times \pi \times R_1 \times \left(\frac{f_L}{1.557}\right)} = \frac{1}{2 \times \pi \times 1 \text{ k}\Omega \times 10.3 \text{ Hz}} = 15.5 \mu\text{F} \approx 15 \mu\text{F} \text{ (Standard Value)}$$

4. 基于 f_L 、 R_2 和 R_3 选择 C_2 。

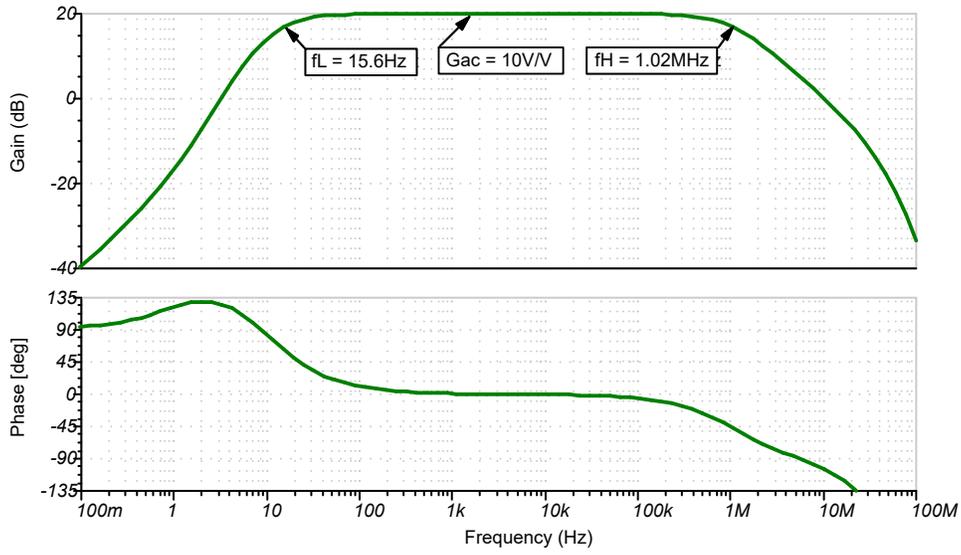
$$R_{div} = \frac{R_2 \times R_3}{R_2 + R_3} = \frac{4.99 \text{ k}\Omega \times 4.99 \text{ k}\Omega}{4.99 \text{ k}\Omega + 4.99 \text{ k}\Omega} = 2.495 \text{ k}\Omega$$

$$C_2 = \frac{1}{2 \times \pi \times R_{div} \times \left(\frac{f_L}{1.557}\right)} = \frac{1}{2 \times \pi \times 2.495 \text{ k}\Omega \times 10.3 \text{ Hz}} = 6.4 \mu\text{F} \rightarrow 6.8 \mu\text{F} \text{ (Standard Value)}$$

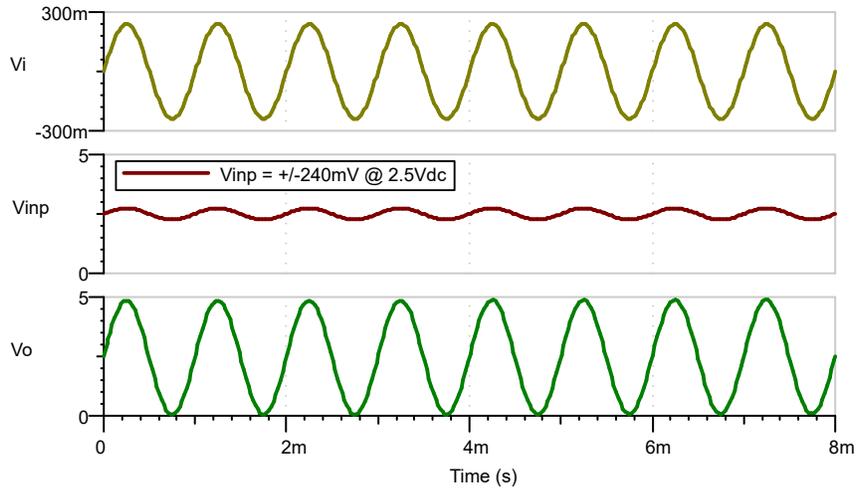
5. 截止频率上限 (f_H) 取决于此电路的同相增益和器件 (TLV9062) 的增益带宽 (GBW)。

$$f_H = \frac{\text{GBW of TLV9062}}{G_{ac}} = \frac{10 \text{ MHz}}{10 \frac{V}{V}} = 1 \text{ MHz}$$

设计仿真
交流仿真结果



瞬态仿真结果



设计参考资料

有关 TI 综合电路库的信息，请参阅 [模拟工程师电路手册](#)。

请参阅电路 SPICE 仿真文件 [SBOC505](#)。

请参阅 [TIPD185](#)。

设计特色运算放大器

TLV9062	
V_{CC}	1.8V 至 5.5V
V_{inCM}	轨到轨
V_{out}	轨到轨
V_{os}	300 μ V
I_q	538 μ A
I_b	0.5pA
UGBW	10MHz
SR	6.5V/ μ s
通道数	1、2 和 4
TLV9062	

设计备选运算放大器

OPA192	
V_{CC}	4.5V 至 36V
V_{inCM}	轨到轨
V_{out}	轨到轨
V_{os}	5 μ V
I_q	1mA/通道
I_b	5pA
UGBW	10MHz
SR	20V/ μ s
通道数	1、2 和 4
OPA192	

修订历史记录

注：以前版本的页码可能与当前版本的页码不同

Changes from AUGUST 2, 2017 to FEBRUARY 1, 2019

Page

-
- 缩减标题字数，将标题角色改为“放大器”添加了指向电路指导手册登录页面的链接..... 1
-

重要声明和免责声明

TI“按原样”提供技术和可靠性数据（包括数据表）、设计资源（包括参考设计）、应用或其他设计建议、网络工具、安全信息和其他资源，不保证没有瑕疵且不做任何明示或暗示的担保，包括但不限于对适销性、某特定用途方面的适用性或不侵犯任何第三方知识产权的暗示担保。

这些资源可供使用 TI 产品进行设计的熟练开发人员使用。您将自行承担以下全部责任：(1) 针对您的应用选择合适的 TI 产品，(2) 设计、验证并测试您的应用，(3) 确保您的应用满足相应标准以及任何其他功能安全、信息安全、监管或其他要求。

这些资源如有变更，恕不另行通知。TI 授权您仅可将这些资源用于研发本资源所述的 TI 产品的应用。严禁对这些资源进行其他复制或展示。您无权使用任何其他 TI 知识产权或任何第三方知识产权。您应全额赔偿因在这些资源的使用中对 TI 及其代表造成的任何索赔、损害、成本、损失和债务，TI 对此概不负责。

TI 提供的产品受 [TI 的销售条款](#) 或 [ti.com](#) 上其他适用条款/TI 产品随附的其他适用条款的约束。TI 提供这些资源并不会扩展或以其他方式更改 TI 针对 TI 产品发布的适用的担保或担保免责声明。

TI 反对并拒绝您可能提出的任何其他或不同的条款。

邮寄地址：Texas Instruments, Post Office Box 655303, Dallas, Texas 75265

Copyright © 2024，德州仪器 (TI) 公司