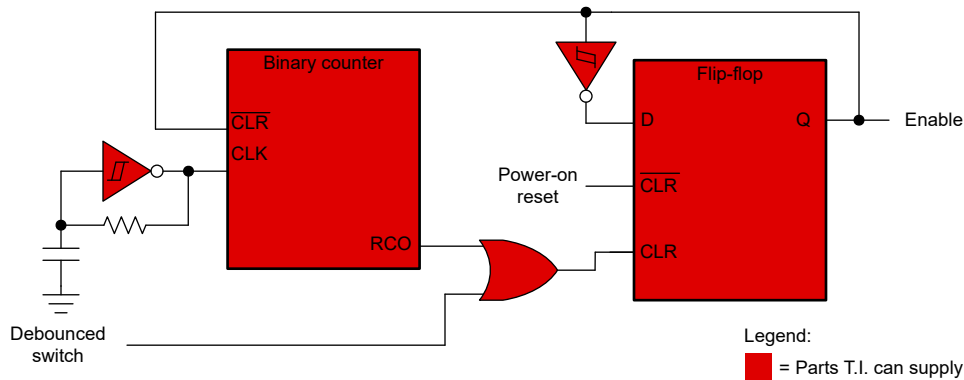


与电阻-电容 (RC) 振荡器配对的二进制计数器在触发时会生成定时使能脉冲。触发未启用的系统会使系统在由 RC 确定的一段时间内保持启用，此后系统将禁用。触发已启用的系统会过早地禁用该系统。



### 设计注意事项

- 将施密特触发输入连接到去抖开关的栅极不需要缓冲器来对开关输入进行去抖
- 触发开关时使能脉冲的脉冲宽度为 RC (位数)
  - 没有 RCO 输出的二进制计数器可以使用计数器中的最高位输出。这样做会将计数器的有效位数减 1。
- 首次上电时，触发器输出未知状态，除非使用上电复位脉冲对器件进行复位
  - 不需要以特定状态启动的系统不需要异步清零
- 如有疑问，可在 [TI E2E™](#) 论坛上提出

### 推荐器件

器件型号	AEC-Q100 标准	V <sub>CC</sub> 范围	功能	特性
<a href="#">SN74LV163A</a>		2V 至 5.5V	二进制计数器	4 位、RCO 输出、负载功能
<a href="#">SN74HC4060</a>		2V 至 6V	二进制计数器	14 位、集成振荡器、高电平有效清零
<a href="#">SN74HC4060-Q1</a>	✓			
<a href="#">SN74LVC1G08</a>		1.65V 至 5.5V	D 型触发器	单通道
<a href="#">SN74LVC1G08-Q1</a>	✓			
<a href="#">SN74LVC1G175</a>		1.65V 至 5.5V	D 型触发器	单通道、异步清零
<a href="#">SN74LVC2G74</a>				
<a href="#">SN74LVC2G74-Q1</a>	✓	1.65V 至 5.5V	D 型触发器	单通道、异步清零、反相输出、预设
<a href="#">SN74LVC1G14</a>				
<a href="#">SN74LVC1G14-Q1</a>	✓	1.65V 至 5.5V	反相缓冲器	单通道施密特触发输入
<a href="#">SN74LVC1G32</a>				
<a href="#">SN74LVC1G32-Q1</a>	✓	1.65V 至 5.5V	或门	单通道

如需更多器件，请浏览 [在线参数工具](#)，您可以在其中按所需电压、通道数量和其他特性进行挑选。

## 重要声明和免责声明

TI“按原样”提供技术和可靠性数据（包括数据表）、设计资源（包括参考设计）、应用或其他设计建议、网络工具、安全信息和其他资源，不保证没有瑕疵且不做任何明示或暗示的担保，包括但不限于对适销性、某特定用途方面的适用性或不侵犯任何第三方知识产权的暗示担保。

这些资源可供使用 TI 产品进行设计的熟练开发人员使用。您将自行承担以下全部责任：(1) 针对您的应用选择合适的 TI 产品，(2) 设计、验证并测试您的应用，(3) 确保您的应用满足相应标准以及任何其他功能安全、信息安全、监管或其他要求。

这些资源如有变更，恕不另行通知。TI 授权您仅可将这些资源用于研发本资源所述的 TI 产品的应用。严禁对这些资源进行其他复制或展示。您无权使用任何其他 TI 知识产权或任何第三方知识产权。您应全额赔偿因在这些资源的使用中对 TI 及其代表造成的任何索赔、损害、成本、损失和债务，TI 对此概不负责。

TI 提供的产品受 [TI 的销售条款](#) 或 [ti.com](#) 上其他适用条款/TI 产品随附的其他适用条款的约束。TI 提供这些资源并不会扩展或以其他方式更改 TI 针对 TI 产品发布的适用的担保或担保免责声明。

TI 反对并拒绝您可能提出的任何其他或不同的条款。

邮寄地址：Texas Instruments, Post Office Box 655303, Dallas, Texas 75265

Copyright © 2023，德州仪器 (TI) 公司