

Technical Article

低ノイズと低リップルを重視した設計手法を活用し、パワー インテグリティ (電力品質) とシグナル インテグリティを強化する方法



Steven Schnier

医療用アプリケーション、試験 / 測定、ワイヤレス インフラなどの分野には、クロック、データ コンバータ、アンプを使用し、ノイズの影響を受けやすいシステムが多く存在します。それらのシステム向けの電源を設計するエンジニアは、精度の向上や、システム ノイズの最小化という共通の課題に直面します。「ノイズ」という用語は人によって意味が異なりますが、この記事では、「回路内の抵抗とトランジスタが生成する低周波数の熱ノイズ」を「ノイズ」と定義します。ノイズは、平方根ヘルツあたりのマイクロボルト単位のスペクトル ノイズ密度曲線により、また 2 乗平均平方根マイクロボルト単位の積分出力ノイズとして確認することができ、一般的に 10Hz ~ 100kHz の特定の範囲にわたります。電源内のノイズは、A/D コンバータの性能低下や、クロックのジッタ発生につながる可能性があります。

クロック、データ コンバータ、アンプに電力を供給する場合、従来の構成では、[図 1](#) に示すように最初の段で DC/DC コンバータ (またはモジュール) を使用し、その後段に LDO (低ドロップアウト) レギュレータ、さらにその後段にフェライトビーズフィルタを配置します。LDO の例は、[TPS7A94](#)、[TPS7A82](#)、[TPS7A84](#)、[TPS7A52](#)、[TPS7A53](#)、[TPS7A54](#) などです。この設計のやり方で、電源からのノイズとリップルの両方を最小化でき、負荷電流がおおむね 2A 以下の場合には適切に動作します。ただし、負荷が大きくなるほど、LDO で生じる電力損失が原因で、効率と放熱管理に課題が生じます。たとえば、標準的なアナログ フロント エンド アプリケーションでは、ポスト (後段) レギュレーション LDO により電力損失が 1.5W 増加する可能性があります。設計のために低ノイズで効率の良い方法を探している方々もいるでしょうが、他の選択肢があるかもしれません。

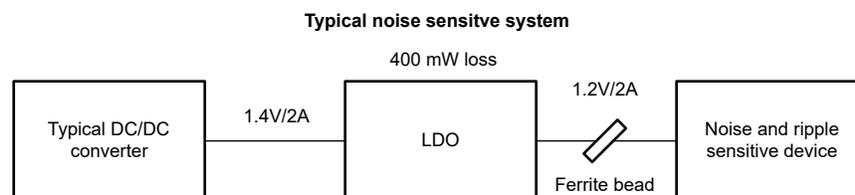


図 1. DC/DC コンバータ、LDO、フェライトビーズ フィルタを使用する標準的な低ノイズ アーキテクチャ

LDO の代わりに低ノイズの降圧コンバータまたは降圧モジュールを採用

電力損失を管理する方法の 1 つは、LDO で生じるドロップアウトを最小化することです。ただし、このアプローチは、ノイズ特性に悪影響を及ぼすこととなります。加えて、より多くの電流を供給できる LDO は通常、より大型であり、設計のフットプリントやコストの増加につながります。電力損失を制御しながら低ノイズを確保する効果的な方法は、[図 2](#) に示すように LDO を電源設計から全面的に排除し、低ノイズの DC/DC 降圧コンバータまたは降圧モジュールを使用することです。

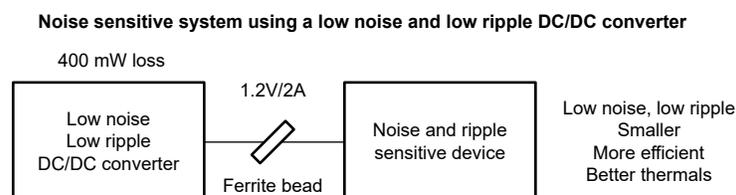


図 2. LDO なしで低ノイズ降圧コンバータを採用

この構想を目にすると、ノイズを低減する重要なデバイスを取り除いて、どのように低ノイズの電力を供給するのかと疑問に思うでしょう。多くの LDO には、エラー アンプへのノイズを最小限に抑えるために、バンドギャップ リファレンスにローパス フィルタがあります。TPS62912 と TPS62913 で構成される低ノイズ降圧コンバータファミリや、TPSM82912 と TPSM82913 の各モジュールは、ノイズ低減 / ソフト スタートピンを実装しており、ここに 1 個のコンデンサを接続して、図 3 に示すように、内蔵の R_f と、外部接続の $C_{NR/SS}$ を組み合わせてローパス RC フィルタを形成します。この実装は本質的に、LDO 内に存在するバンドギャップ ローパス フィルタの挙動を模倣したものです。TPS62913 または TPSM82913 で実現できる範囲よりいっそうの低ノイズが必要な場合、TPS7A94 のような低ノイズ LDO を採用できます。この製品には、ドロップアウトの低減や、消費電力の低減という特長があり、しかも超低ノイズを実現できます。これについては、アプリケーション ブリーフ SBVA099 で詳細に説明しています。

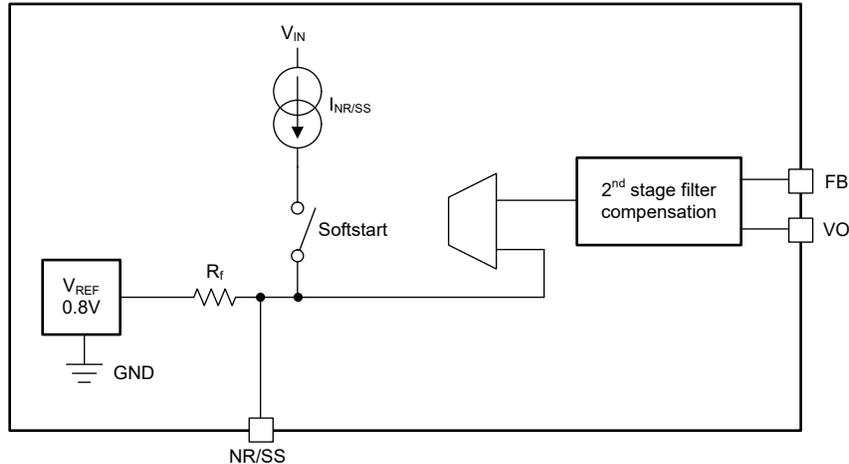


図 3. バンドギャップ ノイズ フィルタリングを実施する低ノイズ降圧回路の図

出力電圧リップルの対策

どの DC/DC コンバータでも、使用するスイッチング周波数と同じ周波数で出力電圧リップルが生じます。高精度システム内にある、ノイズに敏感なアナログ電源レールは、スペクトル内での周波数スプリアスを最小化するために、リップルが最小の電源電圧を必要とします。この周波数スプリアスは通常、DC/DC コンバータのスイッチング周波数、インダクタの値、出力容量、等価直列抵抗、等価直列インダクタンスによって異なります。これらの部品に起因するリップルを低減するために、エンジニアは多くの場合、LDO を使用するか、または小型フェライト ビーズとコンデンサを組み合わせることで (あるいはその両方で)、負荷側でリップルを最小化します。TPS62912 と TPS62913 のような低リップル降圧コンバータや、TPSM82913 モジュールは、フェライト ビーズ補償とリモート センス フィードバック機能を内蔵することで、このフェライト ビーズ フィルタを活用します。このフェライト ビーズのインダクタンスに追加の出力コンデンサを組み合わせることで、出力電圧リップルのうち高周波成分を除去しています。その結果、図 4 に示すように、リップルを約 30dB 低減できます。

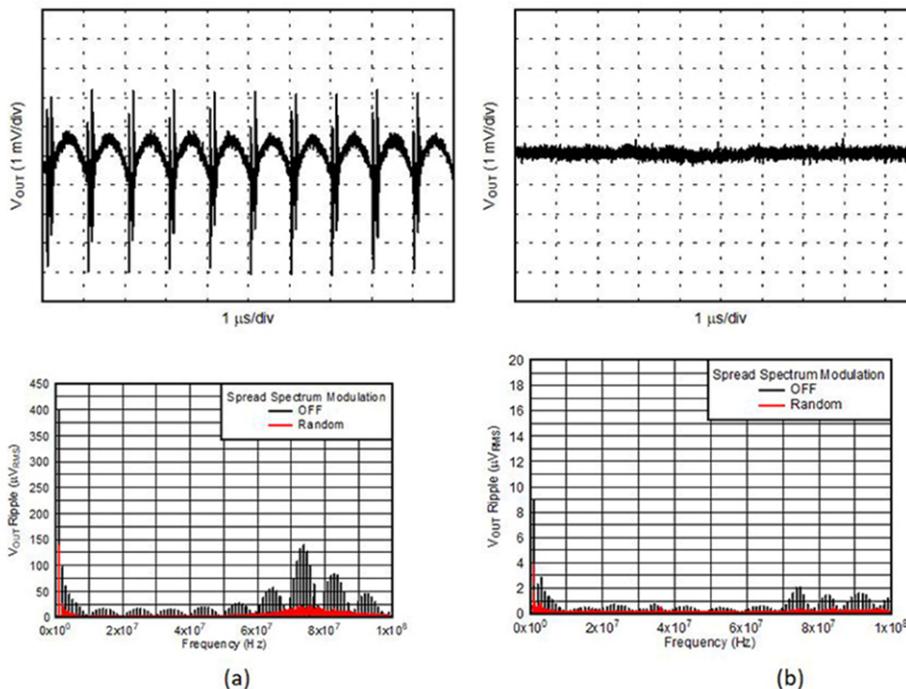


図 4. フェライトビーズフィルタの前 (a) と後 (b) の出力電圧リップル

まとめ

低ノイズ降圧コンバータは、システムのノイズやリップルを低減する機能を統合しているため、後段 LDO を使用せずに低ノイズの電源ソリューションを製作するのに役立ちます。当然ながら、求められるノイズレベルはアプリケーションごとに異なり、出力電圧が変われば必要な性能も異なるので、自身の設計に最適な低ノイズアーキテクチャを判断できるのは設計者だけです。しかし、ノイズの影響を受けやすいアナログ電源の設計を簡素化し、電力損失を減らして、設計全体のフットプリントを縮小したい場合は、低ノイズ降圧コンバータの使用をご検討ください。

その他の資料

- 『リップルとノイズの低い降圧コンバータ [TPS62913](#) を使用して、影響を受けやすい ADC 設計に電力を供給』
- 『リップルとノイズの低い降圧コンバータ [TPS62913](#) を使用して [AFE7920](#) に電力を供給』
- DC/DC コンバータを使用する際の出力電圧リップルへの影響の詳細については、技術記事『[降圧レギュレータの出力リップルに関する理解と管理](#)』をご覧ください。
- [TPS62913](#) と [TPS62913](#) を活用してノイズとリップルを低減する方法については、トレーニングビデオ『[低リップルで低静止電流の DC/DC ポイント オブ ロード降圧コンバータ](#)』をご覧ください。
- 降圧コンバータに起因する出力電圧リップルを低減する他の方法については、ホワイトペーパー『[LDO を使用せずに高効率かつ低消費電力の電源を製作するのに役立つ低ノイズと低リップルの手法](#)』をご覧ください。

商標

すべての商標はそれぞれの所有者に帰属します。

重要なお知らせと免責事項

テキサス・インスツルメンツは、技術データと信頼性データ (データシートを含みます)、設計リソース (リファレンス デザインを含みます)、アプリケーションや設計に関する各種アドバイス、Web ツール、安全性情報、その他のリソースを、欠陥が存在する可能性のある「現状のまま」提供しており、商品性および特定目的に対する適合性の黙示保証、第三者の知的財産権の非侵害保証を含むいかなる保証も、明示的または黙示的にかかわらず拒否します。

これらのリソースは、テキサス・インスツルメンツ製品を使用する設計の経験を積んだ開発者への提供を意図したものです。(1) お客様のアプリケーションに適した テキサス・インスツルメンツ製品の選定、(2) お客様のアプリケーションの設計、検証、試験、(3) お客様のアプリケーションに該当する各種規格や、その他のあらゆる安全性、セキュリティ、規制、または他の要件への確実な適合に関する責任を、お客様のみが単独で負うものとします。

上記の各種リソースは、予告なく変更される可能性があります。これらのリソースは、リソースで説明されている テキサス・インスツルメンツ製品を使用するアプリケーションの開発の目的でのみ、テキサス・インスツルメンツはその使用をお客様に許諾します。これらのリソースに関して、他の目的で複製することや掲載することは禁止されています。テキサス・インスツルメンツや第三者の知的財産権のライセンスが付与されている訳ではありません。お客様は、これらのリソースを自身で使用した結果発生するあらゆる申し立て、損害、費用、損失、責任について、テキサス・インスツルメンツおよびその代理人を完全に補償するものとし、テキサス・インスツルメンツは一切の責任を拒否します。

テキサス・インスツルメンツの製品は、[テキサス・インスツルメンツの販売条件](#)、または [ti.com](https://www.ti.com) やかかる テキサス・インスツルメンツ製品の関連資料などのいずれかを通じて提供する適用可能な条項の下で提供されています。テキサス・インスツルメンツがこれらのリソースを提供することは、適用されるテキサス・インスツルメンツの保証または他の保証の放棄の拡大や変更を意味するものではありません。

お客様がいかなる追加条項または代替条項を提案した場合でも、テキサス・インスツルメンツはそれらに異議を唱え、拒否します。

郵送先住所: Texas Instruments, Post Office Box 655303, Dallas, Texas 75265
Copyright © 2024, Texas Instruments Incorporated

重要なお知らせと免責事項

TI は、技術データと信頼性データ (データシートを含みます)、設計リソース (リファレンス・デザインを含みます)、アプリケーションや設計に関する各種アドバイス、Web ツール、安全性情報、その他のリソースを、欠陥が存在する可能性のある「現状のまま」提供しており、商品性および特定目的に対する適合性の黙示保証、第三者の知的財産権の非侵害保証を含むいかなる保証も、明示的または黙示的にかかわらず拒否します。

これらのリソースは、TI 製品を使用する設計の経験を積んだ開発者への提供を意図したものです。(1) お客様のアプリケーションに適した TI 製品の選定、(2) お客様のアプリケーションの設計、検証、試験、(3) お客様のアプリケーションに該当する各種規格や、その他のあらゆる安全性、セキュリティ、規制、または他の要件への確実な適合に関する責任を、お客様のみが単独で負うものとし、

上記の各種リソースは、予告なく変更される可能性があります。これらのリソースは、リソースで説明されている TI 製品を使用するアプリケーションの開発の目的でのみ、TI はその使用をお客様に許諾します。これらのリソースに関して、他の目的で複製することや掲載することは禁止されています。TI や第三者の知的財産権のライセンスが付与されている訳ではありません。お客様は、これらのリソースを自身で使用した結果発生するあらゆる申し立て、損害、費用、損失、責任について、TI およびその代理人を完全に補償するものとし、TI は一切の責任を拒否します。

TI の製品は、[TI の販売条件](#)、または [ti.com](#) やかかる TI 製品の関連資料などのいずれかを通じて提供する適用可能な条項の下で提供されています。TI がこれらのリソースを提供することは、適用される TI の保証または他の保証の放棄の拡大や変更を意味するものではありません。

お客様がいかなる追加条項または代替条項を提案した場合でも、TI はそれらに異議を唱え、拒否します。

郵送先住所 : Texas Instruments, Post Office Box 655303, Dallas, Texas 75265
Copyright © 2024, Texas Instruments Incorporated